



Akademia Nauk Stosowanych
im. Hipolita Cegielskiego w Gnieźnie Uczelnia Państwowa

SYLABUS

Pozycja przedmiotu w planie:		R.II/S.III - 9
1. OGÓLNY OPIS PRZEDMIOTU		
1	Nazwa modułu	Moduł zajęć kierunkowych
2	Nazwa przedmiotu	Technika cyfrowa
3	Kierunek studiów	Informatyka
4	Poziom studiów	pierwszy
5	Forma studiów	stacjonarne
6	Profil studiów	praktyczny
7	Rok studiów	drugi
8	Semestr przedmiotu	trzeci
9	Jednostka prowadząca kierunek studiów	Instytut Nauk Technicznych
10	Liczba punktów ECTS	5
11	Sposób zaliczenia:	wykład: egzamin, ćwiczenia: zaliczenie z oceną, laboratorium: zaliczenie z oceną
12	Imię i nazwisko nauczyciela (li) akademickiego (ich), stopień lub tytuł naukowy, adres e-mail	Mariusz Nowak, dr inż., m.nowak@ans-gniezno.edu.pl
13	Imię i nazwisko koordynatora(ów) przedmiotu, stopień lub tytuł naukowy, adres e-mail	Mariusz Nowak, dr inż., m.nowak@ans-gniezno.edu.pl
14	Język wykładowy	polski
15	Tryb prowadzenia zajęć	mieszany
16	Sposób prowadzenia zajęć	synchroniczny
17	Narzędzia informatyczne wykorzystywane do prowadzenia zajęć, udostępniania materiałów i komunikacji ze studentami	Platforma Microsoft Teams / Platforma Moodle
15	Przedmioty wprowadzające	Matematyka dyskretna, Podstawy elektroniki, Architektura komputerów.
16	Wymagania wstępne	1. Podstawowe wiadomości z Logiki, Elektroniki, Architektury komputerów. 2. Umiejętność efektywnego samokształcenia w dziedzinach związanych z informatyką jako wybranym kierunkiem studiów. 3. Świadomość konieczności poszerzania swoich kompetencji oraz gotowość do podjęcia współpracy w ramach zespołu.
17	Cele przedmiotu:	
C1	Przedstawienie wiadomości dotyczących budowy i działania podstawowych elementów cyfrowych.	
C2	Poznanie teoretycznych i praktycznych problemów dotyczących układów techniki cyfrowej.	
C3	Wykształcenie umiejętności projektowania układów sekwencyjnych i kombinacyjnych.	

18	Forma zajęć, liczba godzin wymagająca bezpośredniego udziału nauczyciela akademickiego, liczba godzin nakładu pracy studenta	
	Forma zajęć	Liczba godzin
	1. Wykład	30
	2. Ćwiczenia	30
	3. Laboratorium	30
	Suma godzin	
lp.	Całkowity nakład pracy studenta	
1.	Nakład pracy związany z zajęciami wymagającymi bezpośredniego udziału nauczyciela akademickiego wynosi:	Godzinowe obciążenie studenta
	Udział w wykładach + konsultacje + udział w egzaminie	
	Udział w ćwiczeniach + konsultacje	
	Udział w laboratoriach + konsultacje	
	Nakład pracy związany z zajęciami wymagającymi bezpośredniego udziału nauczyciela akademickiego wynosi 92 godzin, co odpowiada 3 punktom ECTS.	92 godzin
2	Bilans nakładu pracy studenta: 1. Samodzielne studiowanie tematyki wykładowej i przygotowanie do egzaminu, 2. Rozwiązywanie zadań domowych z ćwiczeń i przygotowanie do zaliczenia ćwiczeń. 3. Samodzielne przygotowanie do zajęć laboratoryjnych i opracowanie sprawozdań z laboratoriów. Łączny nakład pracy studenta wynosi 50 godzin, co odpowiada 2 punktom ECTS.	50 godzin
3	Łączny nakład pracy studenta (pozycja 1+2)	142 godzin
4	Punkty ECTS za przedmiot	5 ECTS
5	Liczba punktów ECTS, którą student musi osiągnąć w ramach zajęć o charakterze praktycznym w tym zajęć laboratoryjnych, warsztatowych, projektowych	1,5 ECTS
Efekty uczenia się - wiedza		W1: Posiada pogłębioną wiedzę w zakresie elektroniki pozwalającą na zrozumienie zasad działania układów elektronicznych stosowanych w technice cyfrowej. K_W09 W2: Ma wiedzę w zakresie działania podstawowych bloków funkcyjnych niezbędną do analizy i projektowania systemów sterowania binarnego i układów cyfrowych, w tym swobodnie programowalnych. K_W10 W3: Zna podstawowe techniki, metody i narzędzia wykorzystywane do komputerowo wspomaganego projektowania układów cyfrowych, w tym swobodnie programowalnych. K_W24
Efekty uczenia się - umiejętności		U1: Potrafi zaplanować i przeprowadzić eksperymenty z wykorzystaniem wiedzy z zakresu logiki i elektroniki cyfrowej. Potrafi wykorzystać zdobytą wiedzę do opisu i analizy działania układów techniki cyfrowej oraz wykorzystywać symulacje komputerowe do oceny działania elementów i układów cyfrowych. K_U07 U2: Potrafi posłużyć się właściwie dobranymi środowiskami programistycznymi i symulatorami do zaplanowania i przeprowadzenia symulacji, procesu projektowania i weryfikacji pracy układów cyfrowych wykorzystywanych w systemach komputerowych. K_U09

Efekty uczenia się – kompetencje społeczne	<p>K1: Rozumie pozatechniczne (w tym ekologiczne) skutki swojego działania i jego wpływu na środowisko, szczególnie w zakresie szeroko pojętej techniki cyfrowej oraz dba o dobre tradycje zawodu informatyka. K_K02</p> <p>K2: Ma świadomość wagi profesjonalnego zachowania się, rozstrzyga dylematy w sprawach związanych z zawodem informatyka, potrafi podejmować trudne decyzje w trakcie projektowania systemu cyfrowego. K_K03</p>
--	--

2. TREŚCI PROGRAMOWE ODNIESIONE DO EFEKTÓW UCZENIA SIĘ		
Forma zajęć	Treści programowe	liczba godzin
Forma:		
W1	Arytmetyka binarna, uzupełnieniowa, kodowanie liczb	3
W2	Konwersje liczb	3
W3	Algebra Boole'a, prawa De Morgana	3
W4	Kod Graya, kodowanie HEX, kodowanie BCD	3
W5	Tablica prawdy, siatki Karnaugh, minimalizacja funkcji logicznych	3
W6	Funktory logiczne, przerzutniki SR, D, JK, T, liczniki	3
W7	Rejestry, pamięci, kodery, dekodery, multiplexery, demultiplexery	3
W8	Komparatory, ALU	3
W9	Przetworniki A/C, C/A, TTL, CMOS, FPGA	3
W10	Układy sterowania binarnego	3
Ćw1	Kodowanie liczb	3
Ćw2	Systemy liczbowe, konwersje liczb	3
Ćw3	Arytmetyka binarna	3
Ćw4	Funktory logiczne	3
Ćw5	Algebra Boole'a	3
Ćw6	Minimalizacja funkcji logicznych metoda algebraiczną	3
Ćw7	Minimalizacja funkcji logicznych metoda siatek Karnaugh	3
Ćw8	Synteza układu transkodera	3
Ćw9	Synteza Liczników jednokierunkowych i dwukierunkowych	3
Ćw10	Synteza koderów i dekoderów. Synteza multiplexerów i demultiplexerów.	3
Lab	Poznanie środowiska Multisim	3
Lab	Projekt, realizacja i testowanie układu transkodera.	3
Lab	Projekt, realizacja i testowanie rejestru, licznika liczącego w kodzie Johnsona, licznika pierścieniowego	3
Lab	Projekt, realizacja i testowanie układu skróconego licznika	3

Lab	Synteza liczników synchronicznych	3
Lab	Synteza liczników asynchronicznych	3
Lab	Projekt, realizacja i testowanie układów kombinacyjnych z wykorzystaniem multiplekserów i demultiplekserów	3
Lab	Projekt, realizacja i testowanie układów sterowania binarnego	3
Lab	Poznanie środowiska projektowania układów FPGA – Xilinx ISE oraz Digilent Nexys 3	3
Lab	Projekt, realizacja i testowanie wybranego układu cyfrowego w układzie FPGA	3

3. LITERATURA	
Literatura podstawowa	Kalisz J., Podstawy elektroniki cyfrowej, WKŁ, Warszawa 2008 Tyszer J., Mrugalski G., Pogiel A., Czysz D., Technika cyfrowa. Zbiór zadań z rozwiązaniami, Wyd. II, BTC, Legionowo 2016 Zieliński C., Podstawy projektowania układów cyfrowych, Wyd. PWN, Warszawa 2020
Literatura uzupełniająca	Łuba T., Synteza układów logicznych, WSISiZ, Warszawa 2005 Noga K., Radwański M., Multisim. Technika cyfrowa w przykładach, Wydawnictwo BTC, Legionowo 2009 Skorupski A., Podstawy techniki cyfrowej, WKŁ, Warszawa 2004

4. METODY DYDAKTYCZNE	
Forma	Metody dydaktyczne
Wykład	Wykłady informacyjne w postaci prezentacji multimedialnych (slajdy).
Ćwiczenia	Tablicowe rozwiązywanie zadań (zdefiniowane zadania również w postaci elektronicznej).
Laboratoria	Praca ze środowiskami symulacyjnymi oraz układami rzeczywistymi (instrukcje do ćwiczeń w wersji elektronicznej).

5. METODY I KRYTERIA OCENIANIA															
Forma zajęć: wykład	Forma zaliczenia: egzamin														
<p>Uzyskane punkty są przeliczane na oceny według następującej skali:</p> <table> <tr> <td>Procent punktów</td> <td>Ocena</td> </tr> <tr> <td>91-100%</td> <td>Bardzo dobry</td> </tr> <tr> <td>85-90%</td> <td>Dobry plus</td> </tr> <tr> <td>76-84%</td> <td>Dobry</td> </tr> <tr> <td>66-75%</td> <td>Dostateczny plus</td> </tr> <tr> <td>51-65%</td> <td>Dostateczny</td> </tr> <tr> <td>0-50%</td> <td>Niedostateczny</td> </tr> </table> <p>Opis: Egzamin (sprawdzenie wiedzy i umiejętności rozwiązywania problemów) składa się z zestawu 10 zadań (8 pytań teoretycznych i 2 zadania projektowe) do rozwiązania w ciągu 90 minut. Punktowanych w zależności od stopnia trudności.</p>		Procent punktów	Ocena	91-100%	Bardzo dobry	85-90%	Dobry plus	76-84%	Dobry	66-75%	Dostateczny plus	51-65%	Dostateczny	0-50%	Niedostateczny
Procent punktów	Ocena														
91-100%	Bardzo dobry														
85-90%	Dobry plus														
76-84%	Dobry														
66-75%	Dostateczny plus														
51-65%	Dostateczny														
0-50%	Niedostateczny														
Forma zajęć: ćwiczenia	Forma zaliczenia: zaliczenie z oceną														
<p>Uzyskane punkty są przeliczane na oceny według następującej skali:</p> <table> <tr> <td>Procent punktów</td> <td>Ocena</td> </tr> <tr> <td>91-100%</td> <td>Bardzo dobry</td> </tr> <tr> <td>85-90%</td> <td>Dobry plus</td> </tr> <tr> <td>76-84%</td> <td>Dobry</td> </tr> <tr> <td>66-75%</td> <td>Dostateczny plus</td> </tr> <tr> <td>51-65%</td> <td>Dostateczny</td> </tr> </table>		Procent punktów	Ocena	91-100%	Bardzo dobry	85-90%	Dobry plus	76-84%	Dobry	66-75%	Dostateczny plus	51-65%	Dostateczny		
Procent punktów	Ocena														
91-100%	Bardzo dobry														
85-90%	Dobry plus														
76-84%	Dobry														
66-75%	Dostateczny plus														
51-65%	Dostateczny														

0-50%	Niedostateczny														
<p>Opis: Pierwsze kolokwium w połowie semestru, drugie na koniec semestru. Kolokwia składają się z 5 zadań do rozwiązania w ciągu 45 minut. Punktowanie zadań w zależności od stopnia trudności. Dodatkowo - ocena poprawności projektów układów cyfrowych realizowanych w ramach zadań realizowanych na zajęciach ćwiczeniowych.</p>															
Forma zajęć: laboratorium	Forma zaliczenia: zaliczenie z oceną														
<p>Uzyskane punkty są przeliczane na oceny według następującej skali:</p> <table border="1"> <tr> <td>Procent punktów</td> <td>Ocena</td> </tr> <tr> <td>91-100%</td> <td>Bardzo dobry</td> </tr> <tr> <td>85-90%</td> <td>Dobry plus</td> </tr> <tr> <td>76-84%</td> <td>Dobry</td> </tr> <tr> <td>66-75%</td> <td>Dostateczny plus</td> </tr> <tr> <td>51-65%</td> <td>Dostateczny</td> </tr> <tr> <td>0-50%</td> <td>Niedostateczny</td> </tr> </table>		Procent punktów	Ocena	91-100%	Bardzo dobry	85-90%	Dobry plus	76-84%	Dobry	66-75%	Dostateczny plus	51-65%	Dostateczny	0-50%	Niedostateczny
Procent punktów	Ocena														
91-100%	Bardzo dobry														
85-90%	Dobry plus														
76-84%	Dobry														
66-75%	Dostateczny plus														
51-65%	Dostateczny														
0-50%	Niedostateczny														
<p>Opis: Ocena realizacji każdego z projektów laboratoryjnych pod kątem zrozumienia problemu, propozycji metody rozwiązania problemu, poprawności działania układu cyfrowego oraz poprawności wykonania sprawozdań laboratoryjnych.</p>															
<p>Warunkiem zaliczenia przedmiotu jest jednocześnie uzyskanie przynajmniej 51% punktów z egzaminu, z kolokwium, ze sprawozdań laboratoryjnych.</p>															

	Zatwierdzenie karty opisu zajęć	
	Stanowisko Tytuł/stopień naukowy, imię nazwisko	Podpis
Opracował	dr inż. Mariusz Nowak	
Zatwierdził	Dyrektor Instytutu dr inż. Łukasz Józefowski	